

锂电池储能系统充放电的双闭环自抗扰控制器设计

郑天文¹, 刘锋¹, 肖先勇², 周业如³, 梅生伟¹

(1. 清华大学电机系 电力系统国家重点实验室, 北京 100084; 2. 四川大学 电气信息学院, 四川 成都 610065;
3. 宣城供电公司, 安徽 宣城 242000)

摘要:针对锂电池储能系统(battery energy storage system, BESS)具有非线性、时变、强耦合的特征,以及模型误差和不确定外扰对系统控制的影响,基于自抗扰控制(active disturbance rejection control, ADRC)技术对 BESS 充放电控制策略与实现进行了研究。首先建立了适用于自抗扰控制的 BESS 数学模型;然后提出了 BESS 自抗扰控制一般设计方法;最后设计了 BESS 双闭环自抗扰控制方案,并在 PSCAD/EMTDC 环境中构建了仿真模型,比较分析了采用传统 PI 控制和自抗扰控制时 BESS 的动态性能。仿真结果表明,双闭环自抗扰控制下的 BESS 充放电控制,在充电电压/电流等参考值变化、电网电压波动以及系统参数变化等工况下,相比传统 PI 控制,均具有更好的动态品质和抗扰动能力。

关键词:锂电池储能系统;充放电控制;自抗扰控制;不确定扰动

中图分类号:TM 73, TM 91 文献标志码:A 文章编号:1007-449X(2013)11-0020-08

Double-closed-loop active disturbance rejection control design for the charging/discharging of lithium-battery energy storage system

ZHENG Tian-wen¹, LIU Feng¹, XIAO Xian-yong², ZHOU Ye-ru³, MEI Sheng-wei¹

(1. State Key Lab of Power System, Department of Electrical Engineering, Tsinghua University, Beijing 100084, China;

2. School of Electrical and Information, Sichuan University, Chengdu 610065, China;

3. Xuancheng Power Supply Company, Xuancheng 242000, China)

Abstract: Lithium-battery energy storage system (BESS) is characterized by nonlinearity, time varying and strong coupling, greatly challenging the control system design, especially when model inaccuracy and external disturbances are taken account in. Suggests designing the charging/discharging control of BESS based on the active disturbance rejection control (ADRC) technique. First, establishing the ADRC model of BESS; Then, proposing the general methodology of ADRC design for BESS; At last, providing a double-closed-loop ADRC control strategy for the charging and discharging of BESS. And comparing the performances of the conventional PI control and the proposed ADRC control by carrying simulations on PSCAD/EMTDC platform. Simulation results manifest that the proposed double-closed-loop ADRC control endows BESS better dynamic performance and stronger ability to attenuate disturbances under different conditions, such as variation of charging voltage, charging current or system parameters.

Key words: lithium-battery energy storage system (BESS); charging/discharging control; active disturbance rejective control (ADRC); uncertain disturbances

收稿日期: 2013-03-20

基金项目: 国家电网公司重点科技项目(5212G0120005); 国家自然科学基金(51007041); 国家高技术研究发展计划(“863”计划)(2012AA050204)

作者简介: 郑天文(1987—), 男, 博士研究生, 研究方向为新能源发电系统及其控制技术;

刘 锋(1977—), 男, 副教授, 研究方向为电力系统稳定和控制;

肖先勇(1968—), 男, 教授, 博士生导师, 研究方向为电能质量、智能电网的教学和研究工作;

周业如(1956—), 男, 高级工程师, 宣城供电公司信息中心主任, 研究方向为电力通讯技术;

梅生伟(1964—), 男, 教授, 博士生导师, 研究方向为电力系统非线性控制、复杂系统理论和应用。

通讯作者: 梅生伟

0 引言

风能、太阳能等新能源发电是传统发电形式的重要补充,其在电力能源中所占比例也逐年增加^[1]。然而,风电、光伏发电等电源由于自身的间歇性、波动性以及负载的随机性,会严重影响公共联接点(point of common coupling, PCC)的电能质量和系统稳定。

锂电池储能系统(battery energy storage system, BESS)作为可控电源,可实现“储能-电网”之间的能量互动,使新能源并网发电接入更趋稳定,有利于保障“源-网-荷-储”系统功率实时平衡。BESS 不仅可存储剩余电能,应对电网失电等突发事件,还能配合调度系统,起到“削峰填谷”的作用。以 BESS 为基础的电力控制、调节与分配,可实现能源合理高效地利用^[2-4]。

一般地, BESS 的控制设计有如下需求:充电时直流侧电压、电流波动小,冲击小;放电时交流侧并网电流正弦度高,谐波含量低。且在充放电过程中, BESS 需具备较强的抗扰动能力。

目前 BESS 的控制系统大多基于传统 PI 控制,难以满足上述需求^[5-6]。文献[5]提出了基于 PI 控制器的储能系统直流侧电压控制,虽稳态时直流电压波动较小,但出现了超调现象,有较大冲击;文献[6]提出采用双环 PI 控制策略实现电池充放电,但并网电流电能质量较差。究其本质,主要是电池储能系统具有非线性、时变、耦合的特征,基于线性化的 PI 控制,难以实现良好的控制效果。在现有关于 BESS 控制研究中,很少有文献考虑电池储能系统的上述特征,尤其是系统等效参数发生变化或外界存在不确定干扰时,控制系统应如何设计,更鲜有提及。理论上, BESS 控制属于一类典型的非线性鲁棒控制问题。主要的解决途径有两类,一是将其转化为 HJI (hamilton-jacobi-issacs) 不等式求解,实现对干扰的抑制^[7];二是采用基于受控能量函数的方法,通过设计控制器使得系统能量函数在不确定性条件下的导数为负来实现控制性能的鲁棒性^[8]。然而,这两条途径一般需要受控对象较为准确的动态模型,且较难考虑时变因素的影响。

自抗扰控制(active disturbance rejection control, ADRC)技术是一种针对非线性、时变、耦合和不确定系统的鲁棒控制方法^[9]。基于 ADRC 技术的控制器具有超调小、收敛速度快、精度高、抗干扰能力强和算法简单等优点。正因如此, ADRC 已在电能质量、光伏并网发电以及风力发电系统等领域中得

到应用^[10-13]。文献[10-11]分别将自抗扰控制引入动态电压恢复器和静止无功发生器,解决了动态响应速度慢和稳态误差大的问题,提高了系统电能质量;文献[12]针对光伏并网逆变控制系统的特点,将自抗扰控制器应用到光伏三相并网发电中,提高了并网点电流波形质量,减小了对电网的冲击;文献[13]研究了大型风电机组转速自抗扰控制技术,实现了风速变化时的最大功率点快速跟踪,提高了风能的捕获效率。

本文在现有研究基础上,综合考虑 BESS 具有数学模型难以精确获得且在实际应用中存在不确定干扰等固有属性,基于自抗扰控制技术,提出了一种不依赖于 BESS 系统精确数学模型,且能提高 BESS 控制性能的综合控制策略。

论文首先介绍了 ADRC 基本思想和设计原则,然后建立 BESS 数学模型,并针对其模型特点进行自抗扰控制器设计,提出了 BESS 的综合控制策略;最后在不同扰动场景下,比较了传统 PI 控制和自抗扰控制的性能,验证了所提方案的正确性和有效性。

1 ADRC 基本原理

ADRC 汲取了经典 PID 控制和现代控制理论的优点,并对 PID 控制进行了改进。ADRC 是一种基于量测的建模,其核心思想是将系统模型的不确定性(内部扰动)和其他不确定性(外部扰动)一起作为“总扰动”,通过构造“扩张状态观测器”对“总扰动”进行估计并实时补偿^[9,14-16]。

对于 n 阶非线性系统,有

$$y^{(n)} = f(y, y', \dots, y^{(n-1)}, t) + w(t) + bu. \quad (1)$$

其中: $f(y, y', \dots, y^{(n-1)}, t)$ 为系统函数,可表征模型的不确定性; $w(t)$ 为系统其它不确定扰动; u 为控制项, b 为控制量增益。

ADRC 的基本框架如图 1 所示。

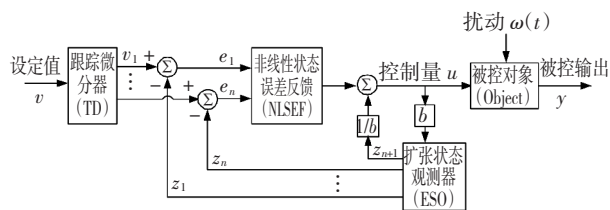


图 1 自抗扰控制的基本框架

Fig. 1 Diagram of ADRC

图 1 中, n 阶跟踪微分器(tracking differentiator, TD)给出了参考输入 v 的各阶导数跟踪信号 e_1, e_2, \dots, e_n 。 $n+1$ 阶扩张状态观测器(extended state observer, ESO)估计出对象的各阶状态变量 $z_1, z_2, \dots,$

z_n 和对象总扰动的实时作用量 z_{n+1} 。非线性状态误差反馈 (non-linear state error feedback, NLSEF) 利用 TD 输出和 ESO 输出的误差输出被控对象所需的控制量, 并对扰动量进行补偿。

ADRC 实现过程如下:

1) 跟踪微分器

该微分器用于实现对系统输入信号的快速无超调跟踪, 同时能给出良好的微分信号, 其表达式为

$$\left. \begin{aligned} \dot{v}_1 &= v_2, \\ \dot{v}_2 &= v_3, \\ &\vdots \\ \dot{v}_{n-1} &= v_n, \\ \dot{v}_n &= -r_0 \text{fal}(v_{n-1} - v, \alpha_0, \delta_0) \end{aligned} \right\} \quad (2)$$

式中:

$$\left. \begin{aligned} \text{fal}(e, \alpha, \delta) &= \frac{e}{\delta^{1-\alpha}} + |e|^\alpha \text{sign}(e) (1-s), \\ s &= \frac{\text{sign}(e + \delta) - \text{sign}(e - \delta)}{2} \end{aligned} \right\} \quad (3)$$

其中: e 为误差信号; α 为可调参数; δ 为滤波因子, 表示 $\text{fal}(e, \alpha, \delta)$ 函数的线性段长度。

2) 扩张状态观测器

该观测器可对系统的状态和扰动进行估计并加以补偿, 从而增强系统的鲁棒性其表达式为

$$\left. \begin{aligned} e &= z_1 - y, \\ \dot{z}_1 &= z_2 - \beta_1 \text{fal}(e, \alpha, \delta), \\ \dot{z}_2 &= z_3 - \beta_2 \text{fal}(e, \alpha, \delta), \\ &\vdots \\ \dot{z}_{n-1} &= z_n - \beta_{n-1} \text{fal}(e, \alpha, \delta) + bu, \\ \dot{z}_n &= -\beta_n \text{fal}(e, \alpha, \delta) \end{aligned} \right\} \quad (4)$$

3) 非线性状态误差反馈

ADRC 采用非线性反馈控制代替线性加权组合的 PID 控制, 能够获得更好的控制性能, 其表达式为

$$\left. \begin{aligned} e_1 &= v_1 - z_1, \\ &\vdots \\ e_n &= v_n - z_n, \\ u_0 &= -r_1 \text{fal}(e_1, \alpha, \delta) - r_2 \text{fal}(e_2, \alpha, \delta) + \cdots - r_n \text{fal}(e_n, \alpha, \delta), \\ u_d &= u_0 - z_1/b_1 \end{aligned} \right\} \quad (5)$$

4) 参数选定规则

ADRC 参数调整方法一般分为 2 步: 一是把 TD、ESO 和 NLSEF 看成独立的 3 个部分, 分步整定; 二是结合 NLSEF 对 ADRC 进行整体参数协调整定。依照上述原则整定参数后的 ADRC, 可保证具有较强的鲁棒性^[9,15]。

2 BESS 建模及 ADRC 控制器设计

2.1 BESS 数学建模

BESS 主要包括锂电池 (battery) 和并网变换器 (power conversion system, PCS) 两部分: 其中, 前者提供能量, 后者传递能量。图 2 为电池储能系统结构示意图。

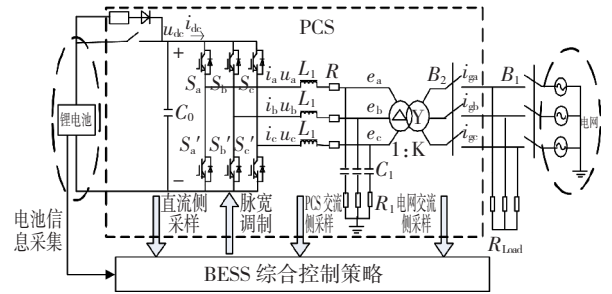


图 2 锂电池储能系统结构简图

Fig. 2 Diagram of li-battery energy storage system

图 2 中, u_{dc} 、 i_{dc} 分别为直流侧电压、电流; i_a 、 i_b 、 i_c 表示变流器输出侧三相电流, i_{ga} 、 i_{gb} 、 i_{gc} 为三相并网电流, u_a 、 u_b 、 u_c 及 e_a 、 e_b 、 e_c 分别为 PCS 输出侧三相电压和变压器低压侧三相电压; L_T 、 C_0 分别表示变压器等效电感以及直流侧支撑电容; L_1 、 C_1 、 R_1 分别表示交流滤波器的电感、电容和阻尼电阻。 R 为电感等效电阻, K 为变压器高压侧与低压侧额定电压之比。

若忽略阻尼电阻以及 IGBT 开闭等损耗, 并假设隔离变压器具有理想特性, 则可将其等效为电感。

定义开关脉冲函数 s_k 为

$$\left. \begin{aligned} s_k &= 1; (\text{上桥臂导通, 下桥臂断开}), \\ s_k &= 0; (\text{上桥臂断开, 下桥臂导通}). \end{aligned} \right\} \quad (6)$$

式中, $k = a, b, c$ 。PCS 正常工作时, 上、下桥臂有且仅有一个开关开通。

根据图 2, 在 dq0 坐标系下, 采用等量变换, 在忽略 PCS 桥路自身损耗并假设 PCS 交流侧功率与桥路直流侧功率相平衡的前提下, 则可建立 BESS 的数学模型为

$$\left. \begin{aligned} e_d &= s_d u_{dc} - L \frac{di_d}{dt} - Ri_d + \omega Li_q, \\ e_q &= s_q u_{dc} - L \frac{di_q}{dt} - Ri_q - \omega Li_d, \\ u_{dc} C_0 \frac{du_{dc}}{dt} &= \frac{3}{2} (e_d - Ri_d) i_d + \frac{3}{2} (e_q - Ri_q) i_q \end{aligned} \right\} \quad (7)$$

其中: $L = L_T + L_1$; e_d 、 i_d 、 s_d 和 e_q 、 i_q 、 s_q 分别表示 d 轴、q 轴的交流电网电压、变流器输出电流和开关函数。 ω 为交流电网的角频率。

从 BESS 的数学模型可以看出,在 dq0 坐标系下采用电流直接控制的 BESS 是一个典型的开关非线性、时变、强耦合系统,且系统等效电感参数 L 难以精确测量,如此则给 BESS 控制系统的设计带来了挑战。

2.2 BESS 的 ADRC 控制器一般设计方法

为提高 BESS 控制性能,结合其数学模型,设计 ADRC 控制器如下:

1) 模型规范化

为便于设计,首先将式(7)表示的 BESS 数学模型按照式(1)进行规范化处理为

$$\left. \begin{aligned} \frac{di_d}{dt} &= \frac{u_d}{L} - \frac{e_d}{L} - \frac{R}{L}i_d + \omega i_q = f(i_d, t) + \omega(i_d, t) + b_1 u_d, \\ \frac{di_q}{dt} &= \frac{u_q}{L} - \frac{e_q}{L} - \frac{R}{L}i_q - \omega i_d = f(i_q, t) - \omega(i_q, t) + b_2 u_q, \\ \frac{du_{dc}}{dt} &= \frac{3(e_d - Ri_d)}{2u_{dc}C_0}i_d = b_0 u_0. \end{aligned} \right\} \quad (8)$$

式(8)右端, u_d , u_q 以及 u_0 均为待求的控制变量;

$f(i_q, t) = -\frac{e_q}{L} - \frac{R}{L}i_q$ 表示电池储能系统模型的不确定项; $\omega(i_d, t)$, $\omega(i_q, t)$ 表示系统其他的不确定项。 $f(i_d, t) + \omega(i_d, t)$ 以及 $f(i_q, t) + \omega(i_q, t)$ 分别表示 d 轴和 q 轴的不确定总扰动。此外, $b_0 = \frac{3(e_d - Ri_d)}{2u_{dc}C_0}$,

$b_1 = b_2 = \frac{1}{L}$, 表示控制变量的增益系数。

由式(8)可知,受控系统为一阶系统,故可采用一阶自抗扰控制器。从 dq0 坐标系下的 BESS 数学模型可以看出, d 轴和 q 轴方程存在对偶关系,故以下仅以交流侧 d 轴下的自抗扰控制器设计为例(即式(8)中的第一个表达式),进行说明。

2) TD 设计

针对一阶系统,采用一阶微分跟踪器,控制规律为

$$\dot{v}_1 = -r_0 \text{fal}(v_1 - i_{dref}, \alpha_0, \delta_0). \quad (9)$$

式中, r_0 , α_0 , δ_0 均为待定可调参数。

3) ESO 设计

对于一阶系统,设计二阶扩张状态观测器 ESO,其表述方程为

$$\left. \begin{aligned} e &= z_1 - i_d, \\ \dot{z}_1 &= z_2 - \beta_1 \text{fal}(e, \alpha_1, \delta_1) + b_1 u_d, \\ \dot{z}_2 &= -\beta_2 \text{fal}(e, \alpha_1, \delta_1). \end{aligned} \right\} \quad (10)$$

式中, α_1 , δ_1 , β_1 , β_2 等都是待调参数。

4) NLSFE 设计

NLSEF 将广义误差 e_1 作为输入,并考虑系统扰动补偿,控制方程为

$$\left. \begin{aligned} e_1 &= v_1 - z_1, \\ u_0 &= -r_2 \text{fal}(e_1, \alpha_2, \delta_2), \\ u_d &= u_0 - z_1/b_1. \end{aligned} \right\} \quad (11)$$

式中: r_2 , α_2 , δ_2 等都是待调参数; u_d 是最终控制变量。

3 BESS 充放电的双闭环 ADRC 控制方案

BESS 的核心功能是实现能量双向传递,本质是整流充电和逆变放电。为实现电池储能系统恒压、恒流充电和指定功率放电的功能,且提高其在电网电压波动、参考值突变以及系统参数改变等情况下的抗扰动能力,在同步旋转坐标系下,设计了 BESS 双闭环自抗扰控制策略,控制框图如图 3 所示。

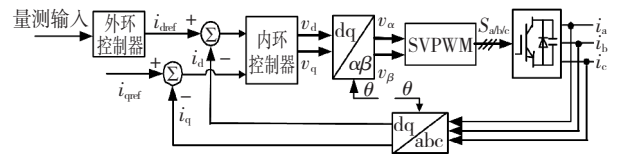


图 3 BESS 控制框图

Fig. 3 Diagram of BESS control

图 3 控制框图中,主要包含电气量量测、坐标变换以及外环和内环控制器等环节。其中,外环和内环控制器均是采用自抗扰技术设计,具体介绍如 3.1 ~ 3.2 节所述。

3.1 外环 ADRC 控制器

外环控制器主要用于实现控制目标,并产生内环控制所需参考信号。外环控制器如图 4 所示。

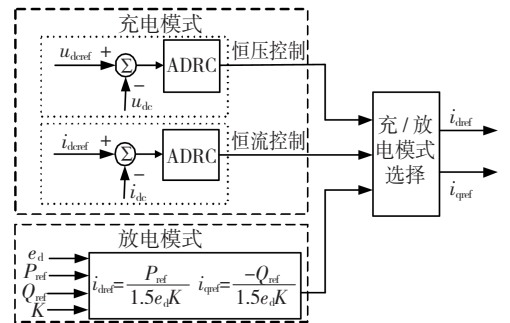


图 4 BESS 外环控制器

Fig. 4 Outer-loop controller of BESS

图 4 中,电池充电时,采用恒流或者恒压方式,将设定值与实际值的偏差通过 ADRC 控制器产生控制信号 i_{dref} , i_{qref} , 使其能够快速响应参考值突变以及量测值扰动等情况,从而准确地跟踪参考电流或

电压。放电时,为简化控制环节,采用基于瞬时功率理论的功率解耦控制,直接获取作用于内环的参考信号。

3.2 内环 ADRC 控制器

内环控制器主要进行精细调节,用于提高 BESS 输出的电能质量和动态响应性能,其控制框图如图 5 所示。

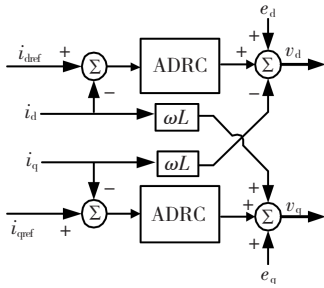


图 5 BESS 的内环控制器

Fig. 5 Inner-loop controller of BESS

图 5 中,内环控制器采用基于 ADRC 的前馈解耦控制,即将三相瞬时电流 i_{abc} 经 Park 变换后的 dq 轴分量 i_d, i_q 分别与外环控制器输出的“参考信号” i_{dref}, i_{qref} 比较得到的误差作为 ADRC 控制器输入,然后通过电压前馈补偿和交叉耦合补偿,输出电压控制信号 v_d 与 v_q 。

基于 ADRC 设计的内环控制器,可减小电压、电流采样误差(扰动)、电网电压突变以及系统电感参数不精确等对系统控制的影响,有效地提高控制效果。

4 仿真分析

为验证本文所提方法的正确性和可行性,采用 PSCAD/EMTDC 软件搭建 BESS 仿真平台,并对比分析采用 ADRC 和传统 PI 控制的控制性能。表 1 给出了 BESS 仿真分析相关参数。

表 1 BESS 仿真分析相关参数

Table 1 Relative parameters of BESS

物理参数	实际数值
BESS 额定容量	60 kVA
交流电压(线电压)	400 V/50 Hz
交流滤波电感 L_1	0.4 mH
交流侧滤波电容 C_1	30 μ F
阻尼电阻 R_1	0.2 Ω
隔离变压器 T	60 kVA, $K=4/2.5$
开关频率 f_0	6.4 kHz
直流侧电容 C_0	6 000 μ F
电池电压额定值 u_{dc}	500 V

此外,ADRC 控制器参数均整定为: $r_0 = 5\ 000$, $\alpha_0 = 0.55$, $\alpha_1 = 0.4$, $\beta_1 = 8\ 100$, $\beta_2 = 12\ 000$, $\alpha_2 = 0.6$, $r_2 = 450$, $\delta_1 = \delta_2 = \delta_3 = 0.001$ 。传统 PI 控制外环控制器参数为: $K_{p1} = 2$, $K_{i1} = 500$;内环控制器参数为: $K_{p2} = 1$, $K_{i2} = 2\ 500$ 。

根据 BESS 控制性能要求,分别采用 ADRC 和传统 PI 控制对各种工况下的充电、放电模式进行仿真,以检验 BESS 的稳态性能以及其抵抗外界扰动的能力。

4.1 BESS 充电

电池储能系统的充电过程主要考虑恒压充电和恒流充电两种运行模式。

4.1.1 恒压充电

工况 1:设定充电电压为 550 V;在 0.1 s 时刻,假设电网电压下降至 0.9 pu,持续时间 20 ms。此时,采用恒压充电策略的直流侧电压波形如图 6 所示。

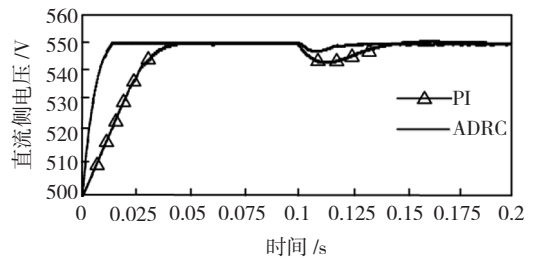


图 6 电网电压暂降时直流侧电压波形

Fig. 6 DC Voltage wave under grid voltage sag

图 6 可以看出,在控制启动至达到稳定阶段,ADRC 需 15 ms,PI 控制需 50 ms;扰动发生后,ADRC 经过约 20 ms 就恢复稳态,且电压跌落量小;PI 控制电压跌落大,且需要约 50 ms 才能恢复稳态,控制器跟随性能较差。

工况 2:在 0 ~ 0.1 s,设定充电电压为 550 V;0.1 ~ 0.2 s,设定充电电压为 530 V。此时,直流侧电压波形如图 7 所示。

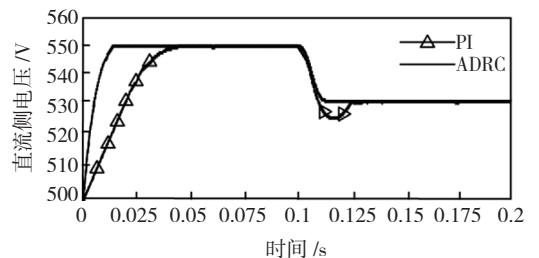


图 7 充电电压给定突降时直流侧电压波形

Fig. 7 DC voltage wave with down-step change of DC voltage reference

图 7 表明,当充电电压参考值突降时,ADRC 可

以很快响应此扰动, 直流侧电压平滑地降低至新设定的参考电压(“软着陆”过程); 而 PI 控制则经历了一个“超量下降”过程: 电压跌落至参考电压之下, 之后再升至参设定值。

工况 3: 在 $0 \sim 0.2$ s, 设定充电电压为 530 V; 将模型中电感参数由实际值 0.4 mH 改为 0.65 mH, 以模拟实际运行中可能存在的参数摄动对控制的影响。如此, 两种控制方法下的直流侧电压波形如图 8 所示。

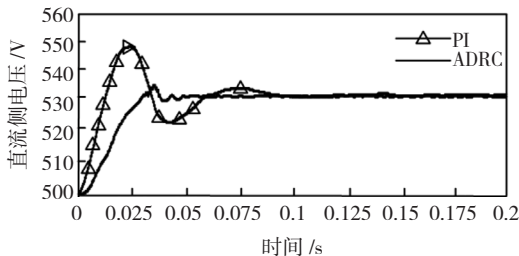


图 8 电感值变化后直流侧电压波形 (0.65 mH)

Fig. 8 DC voltage wave with a changed inductance value (0.65 mH)

图 8 反映了系统电感参数发生变化后, 传统 PI 控制出现了超调和周期性衰减的过程, 达到稳态时间约 100 ms, 相比图 7 中 $0.1 \sim 0.2$ s 阶段, 控制效果变差; 而采用 ADRC 虽然也出现了电压波动现象, 但波动较小, 且很快就恢复至稳态 (约 40 ms), 说明 ADRC 具有较强的参数适应能力。

4.1.2 恒流充电

工况 1: 设定充电电流为 20 A; 在 0.1 时刻, 假设电网电压升高至 1.1 pu, 持续时间 20 ms。此时, 直流侧电流波形如图 9 所示。

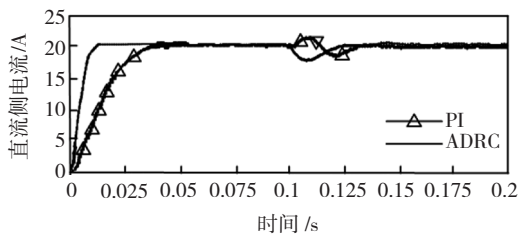


图 9 电网电压暂升时直流侧电流波形

Fig. 9 DC current wave under grid voltage swell

从图 9 可以看出, 恒流充电稳态时, ADRC 响应速度明显快于 PI 控制, 且直流电流抖动小。当外界发生扰动后, ADRC 虽也经历了一个调整适应的过程, 但 25 ms 以内就恢复正常; 而 PI 控制遇到扰动后, 出现了超调和周期性波动现象, 50 ms 后才恢复稳态。

工况 2: 在 $0 \sim 0.1$ s, 设定充电电流为 10 A; $0.1 \sim$

0.2 s, 设定充电电流为 20 A。结果如图 10 所示。

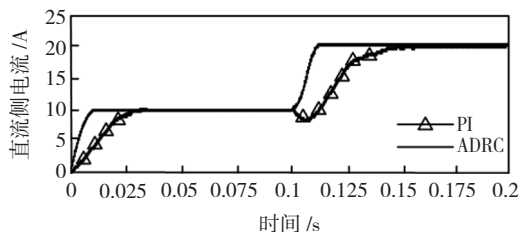


图 10 充电电流给定突增时直流侧电流波形

Fig. 10 DC current wave with up-step change of DC current reference

图 10 为给定充电电流突增时的直流电流波形。在给定值突变时刻, ADRC 能迅速感知并软启动至新设的参考值 (约 10 ms); 而 PI 控制未能承受参考值突变的扰动, 控制量先下调后再“缓慢”升至参考值 (约 50 ms)。

从图 6 ~ 图 10 的分析可知, 充电情况下, ADRC 相对传统 PI 控制, 对于直流侧电压/电流的控制性能更为优越, 主要体现在:

- 1) 响应速度快, 超调量小;
- 2) 稳态时, 电压或电流的波动小;
- 3) 抵抗外界扰动的能力强。

4.2 BESS 放电

BESS 放电主要体现其与电网的功率交互, 故采用指定功率的放电模式。

仿真工况: 在 $0 \sim 0.1$ s, 设定有功放电功率为 15 kW; 在 $0.1 \sim 0.2$ s, 有功放电功率设为 35 kW。无功功率均设为 0。规定电流从 BESS 流向电网为正方向。为方便对比, 特将图 11 中 PI 控制获得的功率曲线向上平移 3 个单位, 如图 11 所示。

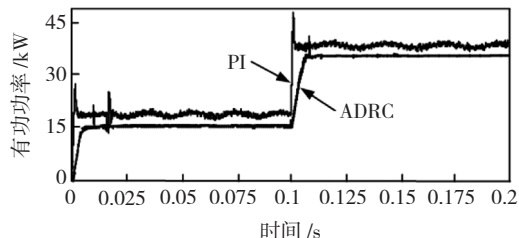


图 11 放电功率给定突变时功率曲线

Fig. 11 Power cure with step change of power reference

图 11 表明, 采用 PI 控制, 稳态时的功率波动较大, 出现较多尖峰和毛刺; 当给定功率值突变时, PI 控制虽能快速响应, 却出现较大冲击, 存在“超调”和“响应”的矛盾。而 ADRC 不存在上述问题, 超调小、响应快, 功率曲线波动小。

图 12 ~ 图 13 分别展示了上述工况放电时, PI 控制和自抗扰控制得到的 A 相交流侧电压、电流

波形。

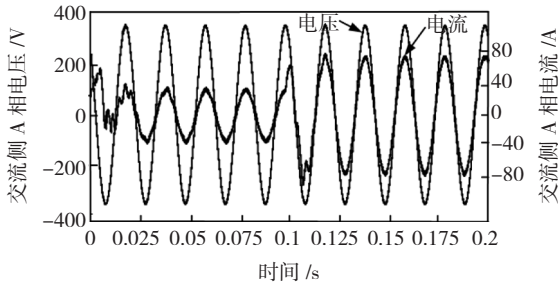


图12 放电功率给定突变时交流侧 A 相电压/电流波形 - PI 控制

Fig. 12 AC voltage and current wave with step change of power reference-PI control

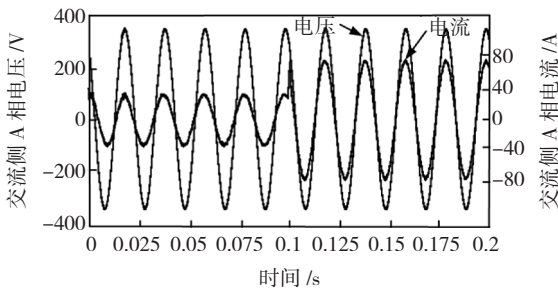


图13 放电功率给定突变时交流侧 A 相电压/电流波形 - ADRC

Fig. 13 AC voltage and current wave with step change of power reference-ADRC

分析图12、图13可知,放电情况下:PI控制时,交流侧电流存在较多纹波和畸变(尤其在给定值变化时刻附近);而自抗扰控制得到的交流电流波形更加平滑,谐波含量更少。

5 结论

鉴于自抗扰控制技术具有良好的控制性能,本文在建立电池储能系统数学模型的基础上,设计了其双闭环自抗扰充放电控制策略。PSCAD/EMTDC仿真结果表明,与传统PI控制相比,采用本文控制方案主要具有如下优势:

1) 自抗扰控制技术很好地解决了锂电池储能系统非线性、时变、耦合特性以及不确定干扰下的控制设计问题,所设计的双闭环自抗扰控制器具有优良的动态响应性能。

2) 当受到外界扰动时(如电网电压波动、参数设定值突变、系统参数改变等),电池储能系统在双闭环自抗扰控制下仍能保持良好的控制性能,具有较好的鲁棒性。

值得说明的是,本文提出的BESS自抗扰控制策略主要适用于电压对称情况。对于三相电压不平

衡及故障条件下的BESS控制研究,将是今后的工作重点。

参考文献:

- [1] SPAGNUOLO G, PETRONE G, ARAÚJO S V, et al. Renewable energy operation and conversion schemes: A summary of discussions during the seminar on renewable energy systems[J]. Industrial Electronics Magazine, 2010, 4(1): 38-51.
- [2] BARTON J P, INFIELD D G. Energy storage and its use with intermittent renewable energy[J]. IEEE Transactions on Energy Conversion, 2004, 19(2): 441-448.
- [3] 丁明, 陈忠, 苏建徽, 等. 可再生能源发电中的电池储能系统综述[J]. 电力系统自动化, 2013, 37(1): 19-26, 102. DING Ming, CHEN Zhong, SU Jianhui, et al. An overview of battery energy storage system for renewable energy generation[J]. Automation of Electric Power Systems, 2013, 37(1): 19-26, 102.
- [4] 彭思敏, 曹云峰, 蔡旭. 大型蓄电池储能系统接入微电网方式及控制策略[J]. 电力系统自动化, 2012, 35(16): 38-43. PENG Simin, CAO Yunfeng, CAI Xu. Control of large scale battery energy storage system interface to microgrid[J]. Automation of Electric Power Systems, 2012, 35(16): 38-43.
- [5] 侯朝勇, 胡学浩, 惠东. 全数字控制的锂电池储能并网系统的设计与实现[J]. 电力自动化设备, 2012, 32(3): 125-130. HOU Chaoyong, HU Xuehao, HUI Dong. Design and implementation of grid-connected lithium battery energy storage system under total digital control[J]. Electric Power Automation Equipment, 2012, 32(3): 125-130.
- [6] CHEN Boyuan, LAI Enshin. New digital-controlled technique for battery charger with constant current and voltage control without current feedback[J]. IEEE Transactions on Industrial Electronics, 2012, 59(3): 1545-1553.
- [7] 梅生伟, 申铁龙, 刘康志. 现代鲁棒控制理论与应用[M]. 第2版. 北京: 清华大学出版社, 2008.
- [8] 梅生伟, 刘锋, 薛安成. 电力系统暂态分析中的半张量积方法[M]. 北京: 清华大学出版社, 2010.
- [9] 韩京清. 自抗扰控制技术——估计补偿不确定因素的控制技术[M]. 北京: 国防工业出版社, 2008.
- [10] 黄本润, 夏立, 吴正国. 自抗扰控制器在动态电压恢复器中的应用[J]. 电机与控制学报, 2012, 16(6): 106-110. HUANG Benrun, XIA Li, WU Zhengguo. Active disturbance rejection controller for dynamic voltage restorer[J]. Electrical Machines and Control, 2012, 16(6): 106-110.
- [11] 唐杰, 王跃球, 刘丽. 配电网静止同步补偿器的自抗扰控制[J]. 电网技术, 2012, 36(1): 153-157. TANG Jie, WANG Yueqiu, LIU Li. Active disturbance rejection control for distribution static synchronous compensator[J]. Power System Technology, 2012, 36(1): 153-157.
- [12] 张淼, 刘立强. 光伏三相并网系统的自抗扰控制[J]. 控制理论与应用, 2008, 25(1): 175-177. ZHANG Miao, LIU Liqiang. Disturbance rejection controller for photovoltaic three-phase-grid-connected system[J]. Control Theory and Applications, 2008, 25(1): 175-177.

- [13] 夏安俊,胡书举,许洪华. 大型风电机组自抗扰转速控制[J]. 电机与控制学报,2012,16(9):33-38.
XIA Anjun, HU Shuju, XU Honghua. Speed control of large scale wind turbines based on active disturbance rejection control [J]. Electrical machines and control, 2012, 16(9): 33-38.
- [14] SUN Dong. Comments on active disturbance rejection control[J]. Industrial Electronics Magazine, 2007, 54(6): 3428-3429.
- [15] 郭源博,周鑫,张晓华,等. 三相电压型脉宽调制整流器的自抗扰控制[J]. 电力系统自动化,2011,35(16):87-93.
- GUO Yuanbo,ZHOU Xin,ZHANG Xiaohua, et al. Auto-disturbance rejection control for three-phase voltage-type PWM rectifier [J]. Automation of Electric Power Systems, 2011,35(16):87-93.
- [16] HAN Jingqing. From PID to active disturbance rejection control [J]. IEEE Transactions on Power Electronics, 2009, 56(3): 900-906.

(编辑:刘琳琳)